

17REQ001549049 2017-06-19



ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ
ΥΠΟΥΡΓΕΙΟ ΠΑΙΔΕΙΑΣ, ΕΡΕΥΝΑΣ ΚΑΙ ΘΡΗΣΚΕΥΜΑΤΩΝ
ΓΕΝΙΚΗ ΓΡΑΜΜΑΤΕΙΑ ΕΡΕΥΝΑΣ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ

ΙΔΡΥΜΑ ΤΕΧΝΟΛΟΓΙΑΣ ΚΑΙ ΕΡΕΥΝΑΣ

Ινστιτούτο Πληροφορικής

Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
ΤΚ 70013, Ηράκλειο Κρήτης

Αρ. πρωτ. 946
Ηράκλειο: 19/06/2017

Ανάθεση υπηρεσίας επανασχεδίασης ηλεκτρονικής πλακέτας

Το εργαστήριο Αρχιτεκτονικής Υπολογιστών και συστημάτων VLSI του ΙΤΕ επιθυμεί να αναθέσει στην σχεδίαση της έκδοσης 2 της πλακέτας QFDB του έργου EXANEST με τα παρακάτω χαρακτηριστικά:

- Διαστάσεις 130x120mm
- Αριθμός εξαρτημάτων 1680
- Αριθμός επιπέδων 16
- Ελάχιστο πλάτος γραμμής 75μm
- Αριθμός 100μm
- Αριθμός Nets 2140
- Πλήθος συνδέσεων 7339
- Πλήθος διαφορικών ζευγών (Differential Pairs) 330
- Πλήθος PTH ~ 830
- Ταχύτητα λειτουργίας High speed links 16Gbps

Από τη σχεδίαση της πρώτης έκδοσης πρέπει να διορθωθούν μια σειρά από λάθη όπως:

- Επανασχεδίαση (Σχηματικό και PCB LAYOUT) του DATA BUS μεταξύ 4 FPGA και 4 DDR SODIMS
- Επανατοποθέτηση 2 DDRM SODIMS
- Επανατοποθέτηση ενός M.2 connector
- Διόρθωση πλήθους αντιστάσεων κυκλωμάτων RC
- Πρόσθεση διόδων TVS.

17REQ001549049 2017-06-19

Προϋπολογισμός δαπάνης **4.750** ευρώ μη συμπεριλαμβανομένου του ΦΠΑ. Κριτήριο για την ανάθεση της προμήθειας είναι η συμφερότερη προσφορά με βάση τη βέλτιστη σχέση ποιότητας και τιμής.

Η παραπάνω δαπάνη εμπίπτει στο έργο ExaNeSt (ExaNeSt European Exascale System Interconnect and Storage, Project reference: 671553) που χρηματοδοτείται από την Ευρωπαϊκή Ένωση (Funded under H2020-EU.1.2.2. - FET Proactive) του ΙΤΕ-ΙΠ.

Οι προσφορές πρέπει να κατατεθούν ηλεκτρονικά στην διεύθυνση `ligeraki at ics.forth.gr` **26/06/2017 – 12:00**.

Χρόνος παράδοσης 15 ημέρες από την αποδοχή της προσφοράς.

Πληροφορίες:

Ίδρυμα Τεχνολογίας και Έρευνας
Ινστιτούτο Πληροφορικής
Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
ΤΚ 70013, Ηράκλειο Κρήτης

Λυγεράκης Μιχάλης
email: `ligeraki at ics dot forth dot gr`
τηλ: 2810391456