



Hellenic Republic
 Ministry of Education, Research and Religious Affairs
 General Secretariat of Research and Technology (GSRT):
 Foundation for Research and Technology - Hellas (FORTH)
 Institute of Computer Science
 N. Plastira 100
 Vassilika Vouton, GR-700 13 Heraklion, Crete, Greece

Αρ. πρωτ.:(ΤΠ) 62
 Heraklion: 10/8/2017

ANNOUNCEMENT

FORTH/ICS wishes to acquire ten (10) pieces (copies) of the Printed Circuit Board (PCB): revision C of QFDB, having the following characteristics:

- Dimensions 130mmx120mm
- Number of parts 1719
- Number of layers 16
- Minimum trace width 75 μ m
- Traces widths 75, 85, 90, 100, 115, 125, 190, 200, 250, 450 μ m
- Number of vias ~20050
- Via types :

○ Layers		Numbers
○ 1-16	VIA_482_254	792
○ 1-2	UVIA_254_100_laser	4696
○ 2-3	UVIA_254_100_laser	4542
○ 3-14	VIA_482_254	7
○	VIA_450_200	4693
○ 14-15	UVIA_254_100_laser	3025
○ 15-16	UVIA_254_100_laser	2795
- Net number : 2450
- Differential pairs 330
- PTH number 835
- High speed link should run at 16 Gbits/s
- Dielectric material: Megtron 6
- PCB certification with measurement analysis per board: yes

The actual eventual number of vias and traces can differ from the above by up to $\pm 10\%$

The files to create the PCBs will be given in gerber format an excelon

Total budget 9.5000 euro (VAT not included). Criteria for the contractor will be: the best offer, based on the price-quality ratio; the manufacturer has to have a proven track record of having successfully manufactured similar PCB's, at this level of complexity and successfully tested at such serial signal speeds (16 Gb/s) in high-quality.

The above budget is under the ExaNeSt project sponsored by the EU (ExaNeSt European Exascale System Interconnect and Storage, Project reference: 671553) FORTH ICS

Offers must be submitted electronically (email) to: ligeraki at ics.forth.gr until 21 August 2017 - 12:00.(GMT+3:00)

Desired delivery time is 25 working days from accepting the offer

Information:

Foundation for Research and Technology - Hellas (FORTH)

Institute of Computer Science

N. Plastira 100

Vassilika Vouton, GR-700 13 Heraklion, Crete, Greece

Ligerakis Michael

email: ligeraki at ics dot forth dot gr

tel: +30 2810 39 1456



ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ
 ΥΠΟΥΡΓΕΙΟ ΠΑΙΔΕΙΑΣ, ΕΡΕΥΝΑΣ ΚΑΙ ΘΡΗΣΚΕΥΜΑΤΩΝ
 ΓΕΝΙΚΗ ΓΡΑΜΜΑΤΕΙΑ ΕΡΕΥΝΑΣ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ
ΙΔΡΥΜΑ ΤΕΧΝΟΛΟΓΙΑΣ ΚΑΙ ΕΡΕΥΝΑΣ
Ινστιτούτο Πληροφορικής
 Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
 ΤΚ 70013, Ηράκλειο Κρήτης

ΑΝΑΚΟΙΝΩΣΗ

Το Ινστιτούτο Πληροφορικής του Ιδρύματος Τεχνολογίας και Έρευνας (ΙΤΕ-ΙΠ), θέλει να προβεί στην προμήθεια **δέκα (10) ηλεκτρονικών τυπωμένων κυκλωμάτων (πλακέτες PCB) έκδοσης 3 της πλακέτας QFDB** με τα εξής χαρακτηριστικά:

- Διαστάσεις 130x120mm
- Αριθμός εξαρτημάτων 1719
- Αριθμός επιπέδων 16
- Ελάχιστο πλάτος γραμμής 75μm
- Πλάτη γραμμών 75, 100, 115, 125, 190, 200, 250, 450 μm
- Πλήθος via ~ 20050
- Τύποι via

ο Επίπεδα		Πλήθος
ο 1-16	VIA_482_254	792
ο 1-2	UVIA_254_100_laser	4696
ο 2-3	UVIA_254_100_laser	4542
ο 3-14	VIA_482_254	7
ο	VIA_450_200	4693
ο 14-15	UVIA_254_100_laser	3025
ο 15-16	UVIA_254_100_laser	2795
- Αριθμός Nets 2450
- Πλήθος διαφορικών ζευγών (Differential Pairs) 330
- Πλήθος PTH ~ 835
- Ταχύτητα λειτουργίας High speed links 16Gbps
- Τύπος Διηλεκτρικού μεταξύ των επιπέδων MAGTRON 6
- Πιστοποίηση των pcb με ανάλυση μετρήσεων ανά/πλακέτα: Ναι

Τα πλήθη των vias και traces μπορεί να διαφέρουν σε ποσοστό +-10%

Τα αρχεία θα δοθούν στον ανάδοχο σε format gerber και excelon

Προϋπολογισμός δαπάνης **9.500** ευρώ μη συμπεριλαμβανομένου του ΦΠΑ. Κριτήριο για την ανάθεση της προμήθειας είναι η συμφερότερη προσφορά με βάση τη βέλτιστη σχέση ποιότητας και τιμής. Ο

ΚΑΤΑΧΩΡΙΣΤΕΟ ΣΤΟ ΚΗΜΔΗΣ

κατασκευαστής πρέπει να διαθέτει αποδεδειγμένη εμπειρία στην κατασκευή παρόμοιων πλακετών, σε τέτοια επίπεδα πολυπλοκότητας που να έχουν επιτυχώς δοκιμαστεί σε αυτές τις ταχύτητες σειριακών σημάτων (16 Gb/s) σε υψηλή ποιότητα.

Η παραπάνω δαπάνη εμπίπτει στο έργο ExaNeSt (ExaNeSt European Exascale System Interconnect and Storage, Project reference: 671553) που χρηματοδοτείται από την Ευρωπαϊκή Ένωση (Funded under H2020-EU.1.2.2. - FET Proactive) του ΙΤΕ-ΙΠ.

Οι προσφορές πρέπει να κατατεθούν ηλεκτρονικά στην διεύθυνση [ligeraki at ics.forth.gr](mailto:ligeraki@ics.forth.gr) μέχρι τις **21/08/2017 – 12:00**.

Επιθυμητός χρόνος παράδοσης: 25 εργάσιμες μέρες από την αποδοχή της προσφοράς.

Πληροφορίες:

Ίδρυμα Τεχνολογίας και Έρευνας
Ινστιτούτο Πληροφορικής
Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
ΤΚ 70013, Ηράκλειο Κρήτης

Λυγεράκης Μιχάλης
email: [ligeraki at ics dot forth dot gr](mailto:ligeraki@ics.forth.gr)
τηλ: 2810391456